Analysis of Temperature Characteristic and Design of Interface ASIC Based on Ring Schottky Diode for MEMS Gyroscope^{*}

SHEN Guangchong^{1,2}, LU Wengao²*, LIU Mingxing², LI Xiaoliang^{1,2}, ZHANG Yacong², CHEN Zhongjian² (1. School of Electronic and Computer Engineering, Peking Universit Shenzhen Guangdong 518055, China;

2. National Key Laboratory of Science and Technology on Micro/Nano Fabrication, Peking University, Beijing 100871, China)

Abstract: This paper describes the design of interface ASIC based on ring Schottky dioed for MEMS gyroscope and analyzes influence of temperature characteristic of Schottky diode to the interface ASIC. A carrier of 1MHz is used to drive the mass and move the variation signal to the region nearby 1MHz by modulation. The modulated signal is demodulated by ring Schottky diode. This scheme can amplify signal of gyroscope effectively. It shows that the non-ideality of Schottky diode varies gain of the circuit. Feedback resistor with negative temperature coefficient is used to decrease total temperature coefficient. This circuit is implemented in 0.18 µm CMOS process.

Key words: ASIC; MEMS gyroscope; ring Schottky diode; temperature characteristic

EEACC: 7630 doi: 10.3969/j.issn. 1004–1699.2014.03.004

基于环形肖特基二极管的 MEMS 陀螺仪接口 ASIC 电路温度特性分析与设计*

沈广冲^{1,2},鲁文高²*,刘明星²,李小亮^{1,2},张雅聪²,陈中建² (1.北京大学深圳研究生院,广东深圳 518055;2.北京大学微米/纳米加工技术国家重点实验室,北京 100871)

摘 要:完成了采用环形二极管结构的 MEMS 陀螺仪接口 ASIC 电路设计并且理论分析了环形肖特基二极管的温度特性对 电路输出的影响。MEMS 陀螺仪系统采用高频载波调制方案,在陀螺仪可动质量块施加 1MHz 载波,将陀螺仪振动信号调制 到载波附近。环形肖特基二极管作为调制解调器,解调陀螺仪输出已调信号得到陀螺仪振动信号。这种方案可以有效放大 陀螺仪输出信号。理论和仿真结果表明,肖特基二极管阈值电压随温度的变化会改变电路增益,引入一个正温度系数。采用 负温度系数反馈电阻,从而降低电路总的温度系数。ASIC 电路基于 0.18μm CMOS 工艺实现。

关键词:ASIC;MEMS 陀螺仪;环形肖特基二极管;温度特性

中图分类号:V241.5 文献标识码:A

MEMS 陀螺仪是用来检测运动物体角速度信号的惯性传感器件,在汽车电子与消费电子领域应用 广泛,甚至在国防与航空等领域也有应用报道^[1]。 相比于传统陀螺仪, MEMS 陀螺仪可以使用成熟的 MEMS 工艺制造,具有成本低,体积小,功耗低,以及 易于同 ASIC 电路集成的优点^[2-3]。但是,MEMS 陀 螺仪性能和传统陀螺仪相比还有很大差距^[4]。理 想的 MEMS 陀螺仪具有固定的参数,对噪声不敏 感,但是真实的 MEMS 陀螺仪由于制造工艺的偏 差,会存在各种干扰和耦合,因此设计闭环控制电路

文章编号:1004-1699(2014)03-0299-05

补偿陀螺仪中的各种非理想因素,已经成为设计高性能 MEMS 陀螺仪的主要方法^[5]。作为闭环控制电路的前端接口部分,接口电路的噪声、精度、动态范围和灵敏度直接影响到闭环控制电路的性能^[6-7]。

本文分析了 MEMS 陀螺仪读出电路的原理,提 出了环形肖特基二极管与跨阻放大器结构,理论分 析了它的功能与温度特性。在此基础上,设计了一 款 MEMS 陀螺仪接口 ASIC 电路,适用于谐振频率 3 kHz~10 kHz 的 MEMS 陀螺仪。

项目来源:国家自然科学基金项目(11305006)

收稿日期:2014-01-21 修改日期:2014-02-28

MEMS 陀螺仪与电路原理分析 1

MEMS 陀螺仪基于科里奥里力效应^[8].是一种 线振动陀螺仪。图1所示是 EMMS 陀螺仪的结构 图。它包含两个振动模态,即驱动模态与检测模 态^[9]。其中,沿驱动轴即 x 轴方向给质量块施加正 弦激励,质量块做正弦运动,如果在z轴方向施加一 个角速度 Ω ,将在检测轴即 γ 轴方向产生一个科氏 力,使质量块在 y 轴方向发生位移,从而改变检测轴 检测电容的大小。



图1 MEMS 陀螺仪结构

当电容两边存在电压差时,电容大小改变会影 响电容极板上的电荷,电荷的移动形成电流,当该电 流流经电阻时会产生电势差,从而检测电容的改变 被转变为模拟电路擅长处理的电压信号。然而,检 测电容改变引起的电流非常微弱,如果采用很大的 电阻对该电流放大,将引入热噪声。在本设计中采 用了高频载波调制方案^[10]:在陀螺仪的质量块上施 加一个 MHz 量级的载波,电容变化信号会以载波频 率量级放大,从而极大的减轻了电路设计的压力,这 将在第2节分析证明。

电路原理分析与设计 2

环形肖特基二极管和跨阻放大器^[11] TIA 模块 是本设计接口电路的第1级,下文将对该电路功能 与温度特性进行详细分析。

图 2 所示是环形肖特基二极管和 TIA 的结构框 图。肖特基二极管具有比较低的势垒和较高的截止 频率^[12]。环形二极管常应用在调制解调器中,结构



图 2 环形肖特基二极管与 TIA

简单,功耗低。 $V_{t}+V_{cos}\omega_{t}$ 表示施加在陀螺仪质量 块上的载波, C_{ϵ} 和 $\Delta C \cos \omega_{\epsilon} t$ 分别表示陀螺仪检测电 容的静态和可动部分。首先,我们假设肖特基二极 管为理想开关,然后我们考虑了非理想肖特基二极 管的温度特性,在这两种情况下,推导了该电路输出 表达式。

2.1 理想肖特基二极管

假设肖特基二极管的阈值电压为0,导通电阻 为0,反向电阻无穷大,这样,肖特基二极管可以看 做一个理想开关。当载波的电压上升时,肖特基二 极管1和3导通,2和4截止,有V₂₀=V_{in}和V₂₀=V_{in}, 可以得到公式,

$$\begin{cases} \frac{\mathrm{d}((V_d + V_c \cos\omega_c t - V_{\mathrm{ip}})(C_s + \Delta C \cos\omega_s t))}{\mathrm{d}t} \\ = \frac{V_{\mathrm{ip}} - V_{\mathrm{on}}}{R_f} + C_f \frac{\mathrm{d}(V_{\mathrm{ip}} - V_{\mathrm{on}})}{\mathrm{d}t} \\ \frac{\mathrm{d}((V_d + V_c \cos\omega_c t - V_{\mathrm{in}})(C_s - \Delta C \cos\omega_s t))}{\mathrm{d}t} \\ = \frac{V_{\mathrm{in}} - V_{\mathrm{op}}}{R_f} + C_f \frac{\mathrm{d}(V_{\mathrm{in}} - V_{\mathrm{op}})}{\mathrm{d}t} \end{cases}$$
(1)

当载波电压下降时,肖特基二极管2和4导通, 1和3截止,有 $V_{xp} = V_{in}$ 和 $V_{xn} = V_{ip}$,可以得到公式

$$\begin{cases} \frac{\mathrm{d}((V_d + V_c \cos\omega_c t - V_{\mathrm{in}})(C_s + \Delta C \cos\omega_s t))}{\mathrm{d}t} \\ = \frac{V_{\mathrm{op}} - V_{\mathrm{in}}}{R_f} + C_f \frac{\mathrm{d}(V_{\mathrm{op}} - V_{\mathrm{in}})}{\mathrm{d}t} \\ \frac{\mathrm{d}((V_d + V_c \cos\omega_c t - V_{\mathrm{ip}})(C_s - \Delta C \cos\omega_s t))}{\mathrm{d}t} = \\ \frac{V_{\mathrm{on}} - V_{\mathrm{ip}}}{R_f} + C_f \frac{\mathrm{d}(V_{\mathrm{on}} - V_{\mathrm{ip}})}{\mathrm{d}t} \end{cases}$$

假设 TIA 中放大器具有有限增益 A,且 A≥1,则 通过负反馈作用,运放输入点的差模信号 Vin-Vin极 小。将式(3)和式(4)相加,忽略($V_{ip} - V_{in}$)· $\Delta C \cos \omega_s t$ 的影响.有

$$V_{\rm icm} = \frac{C_s}{C_f + C_s} V_c \cos \omega_c t + V_{\rm ocm}$$
(3)

其中 Viem表示输入点共模电压, Voem表示输出点共模 电压。该公式可以指导合理选择反馈电容 C_f 和 V_s , 防止运放输入点共模电压超出正常范围,从而影响 TIA 的正常工作。同样,可以得到 TIA 输出差模信号

$$\begin{cases} V_{od} = \frac{R_f}{1 + sR_fC_f} \cdot \sin\omega_c t \cdot I \\ I = 2\left(\omega_s V_d \Delta C \sin\omega_s t + \lambda \omega_c V_c \Delta C \sin\omega_c t \cos\omega_s t + \frac{(4)}{\lambda \omega_s V_c \Delta C \cos\omega_c t \sin\omega_s t}\right) \\ \exists t = \frac{C_f}{C_f + C_s} & \circ \end{cases}$$

在本次设计中,有
$$\omega_s \leq \frac{1}{R_f C_f} \leq \omega_c$$
,可以得到
 $V_{od} \approx \lambda \omega_c V_c R_f \Delta C \cos \omega_s t$ (5)

从(7)可以看出, V_{od}与载波的频率与幅度成正 比。通常载波频率在 *MHz* 量级,因此电容变化信号 得到极大地放大,从而降低了对前端电路增益的 要求。

2.2 非理想肖特基二极管特性及温度特性

正向导通非线性,反向特性和电荷存储效应是 导致二极管非理想的几个主要方面^[13]。在我们的 设计中,温度特性是主要考虑的问题,温度变化会改 变肖特基二极管的阈值电压 V_D 和导通电阻 R_{on} 。相 比于载波频率的变化,温度变化非常缓慢,所以可以 将温度变化引起的 V_D 和 R_{on} 的改变看作关于时间慢 变函数。设 $V_{sd,m}$ 表示肖特基二极管 m(m=1,2,3)或者 4)的导通电压,则有

$$V_{sd,m}(t) = V_{D,T} + \dot{t}_m (R_{sd,T_0} + \sum R_{sd,n} \cos(\omega_{T,n} t + \varphi_n))$$
(6)

$$V_{i,cm} = \frac{C_s}{C_f + C_s} (V_c - V_{D,T}) \cos \omega_c t + V_{cm} + \sum \alpha_n V_c \cos \omega_{T,n} t$$
(9)

其中
$$\alpha_n = \frac{1}{2} \frac{C_f}{C_f + C_s} \omega_{T,n} \omega_c C_d^2 R_f R_{sd,n}$$
。

根据本设计中的典型值,假设在1 s 内,温度从 300 K 变化到 310 K,基于仿真可以得到,肖特基二 极管的电阻从 1.578 k Ω 变化到 1.532 k Ω 。可以认 为 max($\omega_{T,n}$) ≈ 3.14 rad/s 且 max($R_{sd,n}$) ≈ 23 Ω 。 根据这些参数可以得到 max(α_n) ≈ 4.6×10⁻¹³。 α_n 如此微小,我们可以忽略它的影响,则有

$$V_{\rm icm} \approx \frac{C_s}{C_f + C_s} (V_c - V_{D,T}) \cos \omega_c t + V_{cm}$$
(10)

(11)

同样可以求得,TIA 差模输出电压

$$\begin{cases} V_{od} = \frac{C_f}{C_f + C_s} \omega_c R_f \Delta C (V_c - V_{D,T}) V_c \cos \omega_s t + N_1 + N_2 + N_3 + N_4 \\ N_1 = \sum \beta_{1,n} V_c \sin \omega_{T,n} t \\ N_2 = \sum \beta_{2,n} V_c \cos \omega_{T,n} t \cos \omega_s t \\ N_3 = \sum \beta_{3,n} V_c \sin \omega_{T,n} t \sin \omega_s t \\ N_4 = \beta_4 V_c \sin \omega_s t \end{cases}$$

其中:
$$\beta_{1,n} = \frac{C_f}{C_f + C_d} \cdot \omega_{T,n} \omega_c C_s \Delta CR_{sd,n} R_f,$$

 $\beta_{2,n} = \frac{C_f}{C_f + C_d} \cdot \omega_{T,n} \omega_c C_s \Delta CR_{sd,n} R_f,$
 $\beta_{3,n} = \frac{C_f}{C_f + C_d} \cdot \omega_s \omega_c C_s \Delta CR_{sd,n} R_f,$
 $\beta_4 = \frac{C_f}{C_f + C_d} \cdot \omega_s \omega_c C_s \Delta CR_{on} R_f \circ$

式(11)中, N_1 项可以被高通滤波器滤除。使用上面 的典型值,可求得 max($\beta_{2,n}$) ≈3×10⁻¹⁴, max($\beta_{3,n}$) = 8×10⁻⁷且 max($\beta_{4,n}$) = 3.4×10⁻⁵,所以 N_2 和 N_3 可以 忽略不计。 N_4 仅引入一个小的相移。略去 N_1 、 N_2 和 N_3 ,则有

$$V_{\rm od} \approx \frac{C_f}{C_f + C_d} \omega_c \Delta C R_f \cdot (V_c - V_{D,T}) \cos(\omega_s t + \theta)$$
(12)

其中 θ 表示 N_4 引入的相移。

由式(12)可以看出,肖特基二极管的阈值电压 随温度的漂移会改变电路增益,影响差模输出电压。

2.3 电路结构设计

基于 2.1 节与 2.2 节的分析,基于环形肖特基 二极管与 TIA 结构的电路可以正确读出陀螺仪检测 信号,并转换为电压信号。肖特基二极管的温度特 性会影响电路输出增益,贡献一个正温度系数。在 本设计中,采用具有负温度系数的 *p* 掺杂多晶硅电 阻作为 TIA 反馈电阻 *R_f*,从而降低整体电路的温度 系数。 本文完成了 MEMS 陀螺仪闭环控制系统的模 拟接口部分设计。该电路将 MEMS 陀螺仪电容振 动信号读出,并转换为电压信号。图 3 是该电路的 结构框图。图中,圆角矩形方框表示 MEMS 陀螺 仪,直角矩形框表示模拟接口电路。可以看出,该系 统由完全对称的驱动轴和检测轴构成,这样可以减 小电路本身引入的驱动轴与检测轴之间的相位差。 这个相位差会降低角速度信号的解调效率。



图3 模拟接口电路框图

本设计中,在陀螺仪质量块上施加一个频率为 1 MHz 的载波,将 MEMS 陀螺仪检测电容的变化信 号调制到高频载波附近。使用环形肖特基二极管对 该已调信号解调,同时将陀螺仪的低频噪声调制到 高频附近。跨阻放大器(TIA)将该信号转换为电压 信号,同时 TIA 具有低通滤波器的功能,将高频噪声 滤除。电容式放大器(PGA)增益可调,对信号继续 放大。低通滤波器(LPF)和高通滤波器(HPF),进 一步衰减信号中的高频干扰和低频噪声,同时有源 结构的 HPF 可以保证输出信号的驱动能力。

3 仿真结果

仿真条件为温度 300 K,电源电压 5 V,驱动轴 与检测轴驱动电压频率都是 8 kHz。驱动轴与检测 轴输出信号间的延时差为 16 ns,相位差为 0.05°。

图4 所示为不同温度下的肖特基二极管 I-V 特性,当温度由-40 ℃变为 125 ℃时,阈值电压单调下降。基于式(10)、式(12),电路输出共模信号和差模信号与肖特基二极管阈值电压成反比。



图 5 所示为仿真结果,随着温度上升,肖特基二 极管阈值电压单调下降,电路输出共模信号和差模信 号单调上升。理论结果与仿真结果具有相同趋势。



4 测试结果

4.1 电路实现

该电路基于 0.18 μm CMOS 工艺实现,图 6 是 该电路的版图照片,面积是 1.5 mm×2.3 mm。驱动 与检测轴电路几乎完全对称,这样可以降低驱动轴 与检测轴之间的相位差。数字接口,电流基准和测 试模块式该电路的辅助部分。



图6 电路版图照片

4.2 测试结果

测试所用 MEMS 陀螺仪参数如下:驱动轴 Q 值 和谐振频率分别为 2633 Hz 和 7839 Hz;检测轴 Q 值 和谐振频率分别为 521 Hz 和 8054 Hz。在 5 V 电压 下,对该接口 ASIC 进行了开环测试。

图 7 所示是在固定幅度固定频率电压驱动下, ASIC 电路驱动轴输出信号,可以看出输出信号相位 落后驱动信号 90°,说明陀螺仪驱动轴处于谐振



状态。

如图 8 所示,检测轴输出信号幅度与载波频率 成正比,与驱动电压幅度呈正比,说明式(5)理论分 析正确。



5 结论

基于 0.18 μm CMOS 工艺,本文设计了一款适 用于 MEMS 陀螺仪的模拟接口电路,电路面积 1.5 mm×2.3 mm。为了减小驱动轴与检测轴间输出信 号相位差,驱动与检测轴电路采用了对称设计。考 虑到肖特基二极管的温度特性,本文对该电路的温 度特性进行了理论分析,仿真结果证明了理论分析 的正确性。肖特基二极管阈值电压随温度改变会直 接影响电路增益,降低线性度。测试结果表明,该接 口 ASIC 电路是有效的。

参考文献:

 Ran Fang. A Low-Noise High-Linearity Interface ASIC for MEMS Gyroscope[J]. Journal of Semiconductors, 2013, 34(12):125009.



沈广冲(1988-),男,北京大学信息科 学技术学院微电子学与固体电子学硕 士研究生,2011年从东南大学电子科 学与技术学院获得学士学位,主要研 究方向是 MEMS 陀螺仪接口电路与闭 环控制电路研究,sgcseu@163.com;

- Sharma A, Zaman M F, Ayazi F. A 104-dB Dynamic Range Transimpedance-Based CMOS ASIC for Tuning Fork Microgyroscopes
 [J]. IEEE Journal of Solid-State Circuits, 2007, 42 (8): 1790
 –1802.
- [3] Hongzhi S, Kemiao J, Xuesong L, et al. A CMOS-MEMS Gyroscope Interface Circuit Design with High Gain and Low Temperature Dependence[J]. Sensors Journal, IEEE. 2011,11(11):2740–2748.
- [4] Zhong Y G, Long T L, Qian C Z, et al. A Lateral-Axis Microelectromechanical Tuning-Fork Gyroscope with Decoupled Comb Drive Operating at Atmospheric Pressure [J]. Journal of Microelectromechanical Systems, 2010, 19(3):458–468.
- [5] Lili D, Avanesian D. Drive-Mode Control for Vibrational MEMS Gyroscopes [J]. IEEE Transactions on Industrial Electronics, 2009,56(4):956-963.
- [6] Raman J, Cretu E, Rombouts P, et al. A Closed-Loop Digitally Controlled MEMS Gyroscope with Unconstrained Sigma-Delta Force-Feedback[J]. Sensors Journal, IEEE, 2009,9(3):297–305.
- [7] 陈旭光,杨平,陈意. MEMS 陀螺仪零位误差分析与处理[J]. 传感技术学报,2012,25(5):628-632.
- [8] 王展飞,鲁文高,李峰,等. MEMS 振动陀螺闭环自激驱动的理论 分析及数值仿真[J]. 传感技术学报,2008,21(8):1337-1342.
- [9] 迟晓珠,崔健,闫桂珍. MEMS 陀螺振动特性试验技术[J]. 传感技术学报,2008,21(4):559-562.
- [10] Ran Fang. A Low-Noise High-Voltage Interface Circuit for Capcitive MEMS Gyroscope[J]. Journal of Circuits, Systems and Computers, 2013,22(11):1340019.
- [11] Tao Y, Huanming W, Qisong W, et al. A TIA-Based Interface for MEMS Capacitive Gyroscope: ASIC(ASICON), 2011 IEEE 9th International Conference on [Z]. Xiamen: 2011:149–152.
- [12] Yaming Z, Ruonan H, Youngwan K, et al. Schottky Diodes in CMOS for Terahertz Circuits and Systems: Radio and Wireless Symposium(RWS), 2013 IEEE[Z]. Austin, TX: 2013:43-45.
- [13] Hanson J V, Schlotzhauer K G. A Closer Look at Ring Diode Modulators[J]. IEEE Journal of Solid-State Circuits, 1972,7(3): 253-258.



鲁文高(1978-),男,北京大学副教授, 2005年从北京大学信息科学技术学院 获得博士学位,主要研究方向为低功 耗,低噪声接口 ASIC 电路与 ADC,发 表 40 余篇论文和获得 15 个专利,wglu @ pku. edu. cn。