

开发研究与设计技术

基于ASIC的有效DES/3DES流水线设计

张丽娜<sup>1</sup>, 陈建华<sup>1,2</sup>, 张家宏<sup>1</sup>, 阳凌怡<sup>1</sup>

(1. 武汉大学数学与统计学院 武汉430027; 2. 武汉大学密码研究中心, 武汉430027)

收稿日期 修回日期 网络版发布日期 2007-1-11 接受日期

摘要 介绍了DES和3DES算法, 在此基础上给出了一种有效的流水线设计方法, 该方法综合了面积和效率的考虑, 通过FPGA的验证, 证明其具有较强的实用性。

关键词 [DES算法](#) [3DES算法](#) [流水线](#)

分类号

DOI:

对应的英文版文章: [2007-02-079](#)

通讯作者:

作者个人主页: 张丽娜<sup>1</sup>;陈建华<sup>1;2</sup>;张家宏<sup>1</sup>;阳凌怡<sup>1</sup>

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF](#) (102KB)

▶ [\[HTML全文\]](#) (0KB)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“DES算法”的 相关文章](#)

▶ 本文作者相关文章

· [张丽娜](#)

· [陈建华](#)

· [张家宏](#)

· [阳凌怡](#)