



[首页](#) [本刊简介](#) [编委会](#) [收录情况](#) [投稿指南](#) [网上订阅](#) [广告指南](#) [兵工学会](#) [联系我们](#)

文章详情

稿件标题: 基于FPGA的1553B总线同步头获取技术

稿件作者: 王晓岭, 李彤

栏目名称: 信息科学与控制工程

关键词: 1553B总线;同步头;FPGA

文章摘要: 准确获取同步头是MIL-STD-1553B总线数据帧解码的第一步, 通过对1553B总线字同步头形态进行分析, 列举了同步头的所有可能形态, 基于1553B总线协议, 明确了同步头获取和采样的原理和过程; 1553B总线数据通过专门的总线接口接收, 输入到可编程逻辑器件FPGA中, 使用Verilog HDL硬件描述语言, 对波形进行预处理以消除毛刺, 并对同步头进行采样处理, 最后使用ISE实现了结果仿真; 该同步头获取方法为之后的信息解码创造了良好条件, 丰富和完善了对1553B总线监测系统的研究。

收录刊物: 2015年11期

稿件基金:

引用本文格式: 王晓岭, 李彤. 基于FPGA的1553B总线同步头获取技术 [J]. 四川兵工学报, 2015(11):122-124.

WANG Xiao ling, LI Tong. Research on Synchronization Head for 1553B Bus Technology Based on FPGA [J]. Journal of Sichuan Ordnance, 2015(11):122-124.

浏览次数: 228

下载次数: 186

[免费下载全文](#) [下载PDF阅读器](#)

地址: 重庆市巴南区红光大道69号 重庆理工大学明德楼6楼614室 邮编: 400054

电话: 023-68852703 传真: 023-68852703 邮箱: bqzbgcxb@126.com

您是第 1831524 位访问者

[前台管理](#) [工作入口](#)