

图形图像处理

H.264高性能视频编码器的DSP实现

鹿宝生, 陈启美

收稿日期 修回日期 网络版发布日期 接受日期

摘要 描述了基于TMS320DM642 DSP平台的H.264高性能视频编码器的设计和实时实现。首先提出了H.264视频编码器硬件结构设计, 包括DM642的DSP芯片选择, 继而描述了编码算法的移植, 以及基于DM642结构和专用操作指令的算法优化, 重点讨论了像素插值与运动估计的优化算法。实验结果表明, 该优化算法可以在DM642上实现实时的H.264编码器, 并且保持了很高的压缩效率和图像质量。

关键词

分类号

DOI:

对应的英文版文章: [\(25\)2824-2826](#)

通讯作者:

作者个人主页: 鹿宝生;陈启美

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(809KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 无 相关文章](#)
- ▶ 本文作者相关文章
 - [鹿宝生](#)
 - [陈启美](#)