

多媒体技术及应用

基于FPGA的AVS环路滤波器设计与实现

黄中华, 支 琤

(上海交通大学芯片与系统研究中心, 上海200240)

收稿日期 修回日期 网络版发布日期 2007-3-9 接受日期

摘要 根据AVS音视频编码标准中提出的环路滤波算法设计了一个高效的环路滤波器。通过适当地增加片上数据存储空间, 使得整个环路滤波的过程占用的带宽资源最小。该滤波器经过仿真验证, 对一个完整的4:2:0格式的宏块数据进行环路滤波仅需293个时钟周期。可以被用于1 920×1 080高清图像的AVS解码芯片中。

关键词 [AVS](#) [环路滤波](#) [去块效应](#)

分类号

DOI:

通讯作者:

作者个人主页: 黄中华; 支 琤

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (128KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“AVS”的 相关文章](#)
- ▶ 本文作者相关文章
 - [黄中华, 支 琤](#)