

工程应用技术与实现

基于SPM的多核SoC访存结构设计与优化

刘磊, 严明, 李思昆

(国防科技大学计算机学院, 长沙 410073)

收稿日期 修回日期 网络版发布日期 接受日期

摘要 针对“一个RISC主处理器核+几个专用协处理器核”结构的计算密集型SoC, 设计一种以执行命令方式完成大块数据传输的高效访存结构。通过增加组传输和流水传输模式, 对该结构进行优化。实验结果表明, 该访存结构设计及优化方案的数据传输效率高、实现开销小, 并且对同类SoC系统, 该设计具有良好的适用性。

关键词 [便签式存储器](#); [多核SoC](#); [访存](#)

分类号 [TP303](#)

DOI:

通讯作者:

作者个人主页: [刘磊](#); [严明](#); [李思昆](#)

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF](#) (75KB)

▶ [\[HTML全文\]](#) (0KB)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“便签式存储器; 多核SoC; 访存”的相关文章](#)

▶ [本文作者相关文章](#)