

工程应用技术与实现

高密度NAND Flash存取性能及其宿主控制器接口

陈晓风

(福建师范大学数学与计算机科学学院, 福州 350007)

收稿日期 修回日期 网络版发布日期 2007-4-29 接受日期

摘要 介绍了高密度K9K8G08U0M NAND flash芯片的内部组成、引脚配置、各种读操作、页面编程、块擦除、写保护等操作时序和状态查询。提供了NAND flash存储器与其宿主控制器的标准接口逻辑。

关键词 [读模式](#) [编程模式](#) [擦除模式](#) [写保护](#) [状态查询](#) [Flash控制器](#)

分类号 [TP333](#)

DOI:

通讯作者:

作者个人主页: 陈晓风

#### 扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF](#) (122KB)

▶ [\[HTML全文\]](#) (0KB)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“读模式”的 相关文章](#)

▶ 本文作者相关文章

• [陈晓风](#)