



## 科研产出

- 论文 >
- 专利 >
- 专著 >

当前位置 > 首页 > 科研工作 > 科研产出 > 专利

专利名称:	一种内存结构的调度方法和装置
专利类别:	发明专利
申请号:	201310044815.5
申请日期:	2013-02-04
专利号:	ZL201310044815.5
第一发明人:	王强;陈岚;郝晓冉
实施情况:	授权
专利证书号:	ZL201310044815.5
其它备注:	EDA中心

