



科研产出

- 论文 >
- 专利 >
- 专著 >

当前位置 > 首页 > 科研工作 > 科研产出 > 专利

专利名称:	用于双极型阻变存储器交叉阵列集成方式的选通器件单元
专利类别:	发明专利
申请号:	PCT/CN2013/084063
申请日期:	2013-09-24
专利号:	9,508,776
第一发明人:	刘琦;刘明;龙世兵;吕杭炳;王艳
实施情况:	授权
专利证书号:	9,508,776
其它备注:	微电子重点实验室

