

工程应用技术与实现

基于龙芯2E的AMC处理器模块设计

岑 凡, 邢 韬

(中国科学院声学研究所, 北京 100190)

收稿日期 修回日期 网络版发布日期 接受日期

摘要 介绍基于国产通用处理器的嵌入式高级夹层卡(AMC)处理器模块的设计和实现。该模块以龙芯2E CPU为核心, 板卡设计符合AMC规范, 可以直接应用于符合新型先进电信计算构架规范的计算机系统。模块配有适用于嵌入式系统互联的串行RapidIO接口, 可以提供充足的有效带宽用于数据通信和系统配置。给出模块的芯片组设计和软件配置。

关键词 [龙芯2E](#); [先进电信计算构架](#); [高级夹层卡](#); [RapidIO协议](#)

分类号 [TP368.1](#)

DOI:

通讯作者:

作者个人主页: [岑 凡](#); [邢 韬](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF\(123KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“龙芯2E; 先进电信计算构架; 高级夹层卡; RapidIO协议”的 相关文章](#)
- ▶ [本文作者相关文章](#)