

开发研究与设计技术

基于龙芯2C的嵌入式PC104 Plus处理器模块

王 勋, 毕笃彦

(空军工程大学航空电子工程系, 西安 710038)

收稿日期 修回日期 网络版发布日期 2007-3-30 接受日期

**摘要** 介绍了基于国产芯片的嵌入式PC104 Plus处理器模块硬件系统的设计及实现。该模块以龙芯2C CPU为核心, 符合PC104 Plus总线规范, 针对系统中的BIOS设计, 系统复位逻辑设计以及内存布线拓扑等关键技术给出了相应的解决方法。基于该方案的处理器模块已经研制成功, 能够稳定地运行嵌入式Linux 操作系统, 并可靠地应用于一航空视频记录仪中。

**关键词** [龙芯2C](#) [PC104](#) [嵌入式计算机](#) [BIOS](#) [复位逻辑](#) [布线拓扑](#)

**分类号** [TP368.1](#)

**DOI:**

通讯作者:

作者个人主页: [王 勋](#); [毕笃彦](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (184KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“龙芯2C”的 相关文章](#)
- ▶ 本文作者相关文章
- [王 勋, 毕笃彦](#)