

工程应用技术与实现

基于总线的多DSP交叉调试器的设计与实现

王白江, 蔡惠智, 冯欣欣, 康通博

(中国科学院声学研究所, 北京 100080)

收稿日期 修回日期 网络版发布日期 2007-10-12 接受日期

**摘要** 探讨了在使用总线与主机连接的多DSP系统上构建交叉调试器的方法, 分析了在多DSP系统中使用硬件仿真器进行调试的不足, 讨论了在DSP上实现软件调试器的基本原理。针对DSP资源有限的特点, 提出了动态monitor的方式降低调试器对DSP的资源占用。测试和使用表明, 与硬件仿真器相比, 基于总线的软件调试器具有更好的性能、更高的性价比以及更好的多处理器支持。

**关键词** [交叉调试器](#) [动态monitor](#) [DSP](#)

**分类号** [TN911.72](#)

**DOI:**

通讯作者:

作者个人主页: 王白江; 蔡惠智; 冯欣欣; 康通博

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (93KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“交叉调试器”的 相关文章](#)
- ▶ 本文作者相关文章
- ▶ [王白江, 蔡惠智, 冯欣欣, 康通博](#)