

网络与通信

网络处理器简介及其微引擎设计

周彩宝

华东计算技术研究所, 上海 200233

收稿日期 修回日期 网络版发布日期 2006-7-12 接受日期

摘要 网络规模的膨胀型增长、用户对宽带需求的急速增加、各种新业务的层出不穷和智能化管理、应用可升级的技术需求催生了网络处理器, 形成了以网络处理器为核心的新一代网络设备体系结构。该文简要介绍了网络处理器的定义、结构及其特点, 分析了网络处理器设计与通用处理器的主要不同点, 着重阐述了网络处理器的核心部分——微引擎的结构和设计重点。

关键词 [网络处理器](#) [微引擎](#) [微码](#) [多线程](#) [线速](#)

分类号 [TP 393](#)

DOI:

通讯作者:

作者个人主页: 周彩宝

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(99KB\)](#)
- ▶ [\[HTML全文\] \(0KB\)](#)
- ▶ [参考文献 \[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“网络处理器”的 相关文章](#)
- ▶ [本文作者相关文章](#)
- ▶ [周彩宝](#)