



# 中国科学院机构知识库网格

Chinese Academy of Sciences Institutional Repositories Grid

[登录](#) [注册](#)

CAS IR Grid / 上海应用物理研究所 / 中国科学院上海应用物理研究所 / 中科院上海应用物理研究所2011-2017年

## 能灵活配置时钟频率的数字低电平控制处理器

文献类型：专利

入库方式：OAI收割

来源：[上海应用物理研究所](#)

浏览

39

下载

8

收藏

0

### 其他版本

**作者** 赵玉彬; 郑湘; 张志刚; 徐凯; 赵申杰; 刘建飞; 赵振堂

**发表日期** 2016-11-23

**专利号** CN106155973A

**著作权人** 中国科学院上海应用物理研究所

**国家** 中国

**文献子类** 发明专利

**英文摘要** 本发明提供一种能灵活配置时钟频率的数字低电平控制处理器，包括：多路高速模拟数字转换通道、多路高速数字模拟转换通道、多路数字输出端口、数字信号处理芯片和时钟分配系统。时钟分配系统用于向数字信号处理芯片提供时钟信号，时钟分配系统包括：时钟分配芯片，用于根据输入参考信号和时钟分配芯片寄存器的配置参数向数字信号处理芯片发送时钟信号；和CPLD芯片，用于设置配置参数并存储配置参数。本发明的一种能灵活配置时钟频率的数字低电平控制处理器集成寄存器参数自动回复功能和多路扇出功能的时钟分配单元、集成多路高速模拟数字转换通道、两路高速数字模拟转换通道和多路数字输出端口，具有尺寸小、稳定可靠、经济和维护便利的优点。

**公开日期** 2016-11-23

**申请日期** 2016-07-26

**语种** 中文

**源URL** [<http://ir.sinap.ac.cn/handle/331007/33651>]

**专题** 上海应用物理研究所\_中科院上海应用物理研究所2011-2017年

**推荐引用方式** 赵玉彬,郑湘,张志刚,等. 能灵活配置时钟频率的数字低电平控制处理器. CN106155973A. 2016-11-23.  
**GB/T 7714**

除非特别说明，本系统中所有内容都受版权保护，并保留所有权利。

» [欧盟学术资源开放存取平台](#) |» [CALIS高校机构知识库](#) |» [台湾学术机构典藏](#) |» [香港机构知识库整合系统](#) | [网站地图](#) | [意见反馈](#)

□ 版权所有 ©2023 中国科学院 - 运行维护：中国科学院兰州文献情报中心/中国科学院西北生态环境资源研究院 - Powered by CSpace



0931-8270076 发送邮件

陇ICP备2021001824  
号-8

甘公网安备 62010202001088号