

开发研究与设计技术

高性能DSP位操作加速器设计

孙传名, 付宇卓, 徐如淦

(上海交通大学微电子学院, 上海 200030)

收稿日期 修回日期 网络版发布日期 2006-12-18 接受日期

摘要 介绍了一种高性能DSP位操作加速器实现方法。该方法通过使用分层位操作电路取代分层MUX选择电路实现位操作加速来减少电路时延, 使得位操作加速器的时间复杂度从 $O(N)$ 降到了 $O(1)$ 。综合结果表明使用该方法设计的32-位位操作加速器有很大的性能提升。

关键词 [位抽取](#) [位扩展](#) [位加速](#)

分类号

DOI:

通讯作者:

作者个人主页: [孙传名](#); [付宇卓](#); [徐如淦](#)

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF](#) (156KB)

▶ [\[HTML全文\]](#) (0KB)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“位抽取”的 相关文章](#)

▶ 本文作者相关文章

• [孙传名](#), [付宇卓](#), [徐如淦](#)