

开发研究与设计技术

基于SOPC技术的视频点播系统设计

王建国, 洪胜峰, 綦声波, 吴书铭

(中国海洋大学工程学院, 青岛 266100)

收稿日期 修回日期 网络版发布日期 2007-11-16 接受日期

摘要 提出一种以Altera公司高性能的FPGA芯片为平台, 利用SOPC技术和双Nios II处理器设计实现16终端视频点播系统的方法。阐述了在可编程逻辑设计中使用“乒乓操作”实现高速数据传输的设计思想与实现方法。介绍多CPU系统中各CPU之间同步通信技术的设计方法。

关键词 [可编程片上系统技术](#) [视频点播](#) [NiosII软核处理器](#) [双处理器系统](#)

分类号 [TP391](#)

DOI:

通讯作者:

作者个人主页: [王建国](#); [洪胜峰](#); [綦声波](#); [吴书铭](#)

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDE\(118KB\)](#)

▶ [\[HTML全文\]\(0KB\)](#)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“可编程片上系统技术”的 相关文章](#)

▶ 本文作者相关文章

• [王建国](#), [洪胜峰](#), [綦声波](#), [吴书铭](#)