

## 典型应用

面向RISC-DSP处理器的代码生成和优化

琚小明,姚庆栋

华东师范大学软件学院

收稿日期 2005-10-26 修回日期 网络版发布日期 接受日期

**摘要** 随着嵌入式系统应用的发展,高效和小型化是其主要特点,这对目标代码质量的要求也越来越高。针对自行设计的32位具有RISC DSP结构的媒体处理器MD 32特有的体系结构特点,提出C编译器支持的,在汇编代码级通过指令调度和转换指令操作数及其类型的代码优化方法,实现输出高效的并行指令。统计数据表明:代码执行效率平均可以提高15%,而代码密度平均提高12%。

**关键词** [代码生成,代码优化,RISC-DSP处理器,嵌入式系统](#)

分类号

**DOI:**

对应的英文版文章: [5105534](#)

通讯作者:

琚小明 [xmju@sei.ecnu.edu.cn](mailto:xmju@sei.ecnu.edu.cn)

作者个人主页: 琚小明;姚庆栋

## 扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(622KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“代码生成,代码优化,RISC-DSP处理器,嵌入式系统”的相关文章](#)

▶ 本文作者相关文章

- [琚小明](#)
- [姚庆栋](#)