

软件与数据库技术

IA-64二进制翻译中指令束特性的消除技术

杨克峤,赵荣彩,崔平非,朱晓珺

解放军信息工程学院

收稿日期 2005-11-9 修回日期 网络版发布日期 接受日期

摘要 目前对处理器速度的追求促使指令集体系结构不断发展,但是软件的支持却不能与其匹配,造成新体系结构推广的困难,研究、解决代码迁移问题的二进制翻译方法应运而生。文中介绍了二进制翻译中解码器的功能,并结合IA-64的指令特点,设计出基于指令束的解码算法。根据测试中发现该算法存在的问题,提出了改进方案,消除束的特性,给每条指令赋予唯一地址并按此地址进行解码。在IA-64至Alpha的二进制翻译课题中,对该算法进行了工程实现。

关键词 [二进制翻译,解码器,指令束](#)

分类号

DOI:

对应的英文版文章: [5115897](#)

通讯作者:

杨克峤 yangkeqiao@126.com

作者个人主页: 杨克峤;赵荣彩;崔平非;朱晓珺

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(766KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“二进制翻译,解码器,指令束”的 相关文章](#)
- ▶ [本文作者相关文章](#)

- [杨克峤](#)
- [赵荣彩](#)
- [崔平非](#)
- [朱晓珺](#)