

开发研究与设计技术

基于ARM的商标识别系统的设计与实现

游张华, 许 勇, 康业娜

(桂林电子科技大学计算机系, 桂林 541004)

收稿日期 修回日期 网络版发布日期 2007-8-1 接受日期

**摘要** 基于ARM体系结构的32位微处理器已得到了广泛应用。该文通过具体开发实例, 从硬件和软件2个方面讨论了以32位ARM9微处理器S3C2410为核心的商标识别系统的设计, 结合实际应用说明了嵌入式操作系统Mizi Linux的使用, 描述了底层硬件驱动的编写、上层应用程序商标识别算法的设计, 以及硬件平台的搭建和系统的移植等内容。

**关键词** [ARM](#) [S3C2410](#) [Mizi Linux](#) [商标识别算法](#)

**分类号** [TP311](#)

**DOI:**

通讯作者:

作者个人主页: [游张华](#); [许 勇](#); [康业娜](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (327KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“ARM”的 相关文章](#)
- ▶ 本文作者相关文章
  - [游张华, 许 勇, 康业娜](#)