

网络与通信

高速网络接口卡DMA引擎的设计与实现

戴 斌, 胡晓峰, 孙志刚, 卢泽新

(国防科技大学计算机学院, 长沙 410073)

收稿日期 修回日期 网络版发布日期 2007-10-11 接受日期

摘要 随着DMA技术在高速网络接口卡设计中的广泛应用, DMA引擎已成为高速网络接口卡的一个重要组成部分。该文提出了一种面向高速网络接口卡的DMA引擎的实现方案, 并将之成功地应用于千兆位以太网网络接口卡的具体实现中。

关键词 [DMA引擎](#) [高速网络接口卡](#) [中断机制](#) [FPGA](#)

分类号 [TP393](#)

DOI:

通讯作者:

作者个人主页: [戴 斌](#); [胡晓峰](#); [孙志刚](#); [卢泽新](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF\(70KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“DMA引擎”的 相关文章](#)
- ▶ 本文作者相关文章
  - [戴 斌, 胡晓峰, 孙志刚, 卢泽新](#)