

网络与通信

基于排队论的嵌入式Web系统性能优化

习 博, 方彦军

(武汉大学自动化系, 武汉 430072)

收稿日期 修回日期 网络版发布日期 2007-8-31 接受日期

摘要 以嵌入式Web技术的广泛应用为背景, 探讨了一种在嵌入式Web系统中, 利用单服务窗等待式M/M/1排队理论, 建立嵌入式Web系统性能评估模型的方法。就如何利用该模型对ARM+uCLinux实现的嵌入式Web系统进行网络性能评估, 对嵌入式Web服务器的改进设计等问题进行了描述。

关键词 [嵌入式Web](#) [ARM7](#) [uCLinux](#) [排队论](#)

分类号 [TP393](#)

DOI:

通讯作者:

作者个人主页: [习 博;方彦军](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#)(117KB)
- ▶ [\[HTML全文\]](#)(0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“嵌入式Web”的 相关文章](#)
- ▶ 本文作者相关文章
- [习 博, 方彦军](#)