

开发研究与设计技术

高性能通用并行信号处理模块的设计与实现

胡善清, 刘峰, 龙腾

(北京理工大学电子工程系, 北京 100081)

收稿日期 修回日期 网络版发布日期 2007-3-2 接受日期

**摘要** 为满足信号处理领域不断增长的任务需求并适应不同的应用场合, 设计高性能通用并行信号处理模块, 进而构建各类信号处理系统是一种趋势。基于对共享总线和分布式两种并行结构的理论分析, 结合信号处理系统的特点, 设计了一种高性能通用并行信号处理模块, 它具有标准化、模块化、可扩展、可重构、混合并行模式、多层次互联的特性, 通过构建典型信号处理系统验证了这些特性。

**关键词** [信号处理](#) [并行处理](#) [TS201](#) [FPGA](#)

分类号

**DOI:**

通讯作者:

作者个人主页: [胡善清](#); [刘峰](#); [龙腾](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF\(128KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“信号处理”的 相关文章](#)
- ▶ 本文作者相关文章
  - [胡善清, 刘峰, 龙腾](#)