

工程应用技术与实现

网络互联型多DSP并行处理系统设计

黄 飞, 乔纯捷, 王跃科, 王 刚

(国防科学技术大学机电工程与自动化学院, 长沙 410073)

收稿日期 修回日期 网络版发布日期 2007-12-4 接受日期

摘要 应用高性能DSP作为数据处理的主节点, 借助多DSP并行处理技术设计大规模实时处理系统已成为发展趋势。该文介绍了多DSP并行处理技术, 研究了一种基于网络交换结构的多DSP系统构成及并行处理单元DSP间的互联技术, 针对多DSP系统的调试与开发给出了一种解决方案。该项技术拓展了DSP的网络接口能力, 实现了DSP技术与网络技术的完美结合, 推动了网络化测控技术的发展。

关键词 [计算机网络](#) [并行处理](#) [数字信号处理](#) [监控](#)

分类号 [TP273](#)

DOI:

通讯作者:

作者个人主页: [黄 飞](#); [乔纯捷](#); [王跃科](#); [王 刚](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (140KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“计算机网络”的 相关文章](#)
- ▶ [本文作者相关文章](#)
- ▶ [黄 飞, 乔纯捷, 王跃科, 王 刚](#)