

此页面上的内容需要较新版本的 Adobe Flash Player。



教授

副教授

讲师

[首页](#) [师资队伍](#) [副教授](#)


申卫昌

职称：副教授

副教授/硕士生导师

计算机系统结构，并行计算

科研成果：

1. 基于ARM处理器的嵌入式系统设计及开发。《计算机科学与实践》。2005. 3
2. 嵌入式系统引导程序样探。《计算机技术与发展》。2006. 1
3. 基于 GPS可穿戴医用监控系统的设计与实现。《微计算机信息》。2006. 11
4. 基于可穿戴计算平台的文境感知技术及其应用。《微计算机技术》。2006. 11
5. 共享存储器技术在数据采集系统中的应用。《科学技术与工程》。2006. 14
6. 先进的通信计算机架构ATCA及应用研究。《科学技术与工程》。2006. 14
7. 一种基于MPICH的高效矩阵相乘并行算法。《计算机工程与应用》2009 45卷 26期
- 8 Construct COW Based on MPICH in Linux Environment. ETCS2009 EI收录
9. 基于ATT7026A的高精度智能电表设计。《电网技术》2007 年31卷

科研项目：

并行计算技术。西北大学研究生重点课程建设项目。08YKC16

教学情况

本科生讲授课程：

数字逻辑、计算机组成原理、微型计算机原理、汇编语言、大学计算机基础（文科）、C语言程序设计。

硕士研究生学位课程：

并行计算技术

其它信息

null

与时俱进
求实创新
建设一流信息学院