

工程应用技术与实现

基于DSP系统的增强型JTAG接口

董大明, 方勇华, 熊 伟

(中国科学院安徽光学精密机械研究所通用光学定标与表征技术重点实验室, 合肥 230031)

收稿日期 修回日期 网络版发布日期 接受日期

摘要 针对通用JTAG端口不能在远距离对高速处理器进行仿真的问题, 提出增强型JTAG接口方案。通过讨论高速处理器的JTAG端口信号的特征和时序, 定性分析JTAG接口不能用于远距离仿真的原因。对通用JTAG接口进行信号驱动以及信号完整性补偿, 给出接口的电路图和测试结果。实验结果表明, 增强型JTAG接口可在120 cm外对高速处理器进行仿真。

关键词 [数字信号处理器](#); [高速处理器](#); [仿真](#); [JTAG接口](#)

分类号 [TN911.72](#)

DOI:

通讯作者:

作者个人主页: 董大明; 方勇华; 熊 伟

扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF \(98KB\)](#)

▶ [\[HTML全文\]\(0KB\)](#)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“数字信号处理器; 高速处理器; 仿真; JTAG接口”的 相关文章](#)

▶ [本文作者相关文章](#)