

工程应用技术与实现

基于FPGA的No.7信令FISU过滤

罗明阳, 廖红云, 苏凌旭

(重庆金美通信有限责任公司, 重庆 400030)

收稿日期 修回日期 网络版发布日期 接受日期

摘要 针对CPU处理填充信号单元(FISU)存在的缺陷, 分析No.7信令系统的初始定位和FISU处理过程, 提出一种基于FPGA实现FISU过滤的设计方案, 给出实现的原理框图、FPGA与CPU之间的通信机制和信号处理流程, 使用ISE和ModelSim软件进行仿真。仿真结果表明该方案是正确、可行和有效的。

关键词 [No.7信令系统](#); [初始定位过程](#); [填充信号单元过滤](#); [现场可编程门阵列](#)

分类号 [TP393](#)

DOI:

通讯作者:

作者个人主页: [罗明阳](#); [廖红云](#); [苏凌旭](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF\(111KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含 “No.7信令系统; 初始定位过程; 填充信号单元过滤; 现场可编程门阵列” 的 相关文章](#)
- ▶ [本文作者相关文章](#)