



科研产出

- | 获奖 >
- | 论文 >
- | 专著 >
- | 专利 >

专利

您当前的位置: 首页 > 科研成果 > 科研产出 > 专利

一种多核处理器上多个操作系统间内存访问的方法及系统

专利类别:	发明
申请号:	201110211429.1
专利号:	ZL201110211429.1
申请日期:	2011-7-27
第一发明人:	张武 查奇文 郭秀岩
专利授权日期:	2014-1-8

