

人工智能与数据挖掘

一种神经网络硬件实现的可重构设计

万 勇, 王 沁, 李占才, 李 昂

收稿日期 修回日期 网络版发布日期 接受日期

摘要 以BP网络为例, 提出了一种可重构神经网络硬件实现方法。通过可重构体系结构、可重构部件的设计, 可以灵活地实现不同规模、传递函数及学习方法的神经网络, 从而搭建起神经网络快速硬件实现的平台。经过对一个模式识别问题的实现和测试, 证明了这种设计方法的可行性。

关键词

分类号

DOI:

对应的英文版文章: [\(26\)0202-0203](#)

通讯作者:

作者个人主页: 万 勇; 王 沁; 李占才; 李 昂

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF \(538KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 无 相关文章](#)
- ▶ 本文作者相关文章

- [万 勇](#)
- [王 沁](#)
- [李占才](#)
- [李 昂](#)