

开发研究与设计技术

并行DSP系统消息传递路由算法

王 哲, 王希敏

(海军工程大学电子工程学院, 武汉 430033)

收稿日期 修回日期 网络版发布日期 接受日期

摘要 为了提高DSP系统软件的移植性, 设计消息传递路由算法。采用邻接表存储并行系统硬件拓扑结构, 增加节点数据流信息为算法搜索的限制条件以提高算法效率。以ADSPTS101并行系统为例, 使用VisualDSP++平台实现并验证该算法。结果表明, 该算法有效解决并行DSP系统的消息传递问题, 提高系统性能, 在并行DSP系统中具有较强通用性。

关键词 [并行DSP系统](#); [消息传递](#); [路由算法](#); [数据流](#)

分类号 [TP301.6](#)

DOI:

通讯作者:

作者个人主页: [王 哲](#); [王希敏](#)

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [PDF](#) (356KB)
- ▶ [\[HTML全文\]](#) (0KB)
- ▶ [参考文献\[PDF\]](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [加入我的书架](#)
- ▶ [加入引用管理器](#)
- ▶ [引用本文](#)
- ▶ [Email Alert](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 包含“并行DSP系统; 消息传递; 路由算法; 数据流”的 相关文章](#)
- ▶ [本文作者相关文章](#)