

王帅



王帅, 2003年南京大学计算机科学与技术系本科毕业, 2010年获美国新泽西理工学院计算机工程博士. 研究方向为计算机体系结构, 目前主要研究兴趣为: 处理器可靠性 (Reliable Microarchitectures), 低功耗/散热系统 (Power/Thermal-Aware Systems), 嵌入式系统 (Embedded Systems), 高性能并行计算 (High-Performance Parallel Computing), 以及片上网络 (On-Chip Networks). 研究成果发表在国际顶级期刊IEEE Transactions on Computers (TC), IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems (TCAD), IEEE Transactions on Very Large Scale Integration (TVLSI)等, 和会议DSN, DATE, DFT, ISVLSI等. 曾受邀担任IEEE TC, IEEE TCAD, IEEE TVLSI, IEEE JETCAS, IET CDT, JSA等国际期刊,以及众多国际会议的审稿人. 目前为IEEE, ACM, ACM SIGARCH, IEEE TCCA, IEEE TCFT, IEEE TCMM, IEEE TCuARCH会员.

个人主页: <http://cs.nju.edu.cn/swang> 电子邮件: swang@nju.edu.cn