

综论与介绍

高速计算机网络中拥塞控制系统设计方法综述

[张孝林](#) [吴介一](#) [王宏宇](#) [费翔](#)

(东南大学CIMS中心)

Abstract 未来的计算机网络将是一种能够提供多种不同服务, 以支持多种不同应用需求, 有着集成服务支持能力的高速分组交换网络. 为充分提高该类网络性能, 设计一个高效的拥塞控制系统是一个关键问题; 而速率调节算法的设计好坏直接影响拥塞控制系统的性能. 为此, 本文以ATM网络中的相关研究为背景, 首次从控制理论的角度系统地分析和论述了高速网络中拥塞控制系统的组成并着重分析了其速率调节算法的设计方法. 对目前已经提出的各种典型速率调节算法进行了对比分析和分类阐述, 为进一步研究提出了新的课题和思路.

Keywords [ATM网络; 拥塞控制; 速率调节算法; 控制理论](#)

收稿日期

修回日期

通讯作者

DOI

PACS: TP393