

工程应用技术与实现

## FPGA在雷达信号处理中的应用

李雅萍<sup>1,2</sup>, 朱乃立<sup>2</sup>, 孟红文<sup>3</sup>, 任宏伟<sup>4</sup>

(1. 西北工业大学计算机学院, 西安 710072; 2. 洛阳大学电子信息工程学院, 洛阳 471023; 3. 中国人民解放军96251部队; 4. 中国工商银行洛阳分行, 洛阳 471000)

收稿日期 修回日期 网络版发布日期 2007-2-13 接受日期

**摘要** 随着数字信号处理理论和微电子技术的发展, 利用FPGA的高速特性来满足雷达信号处理的实时要求, 目前已经成为该领域的研究及开发热点。该文结合科研实践, 介绍了EP1S30芯片和IDT72V3670芯片的技术特性与功能原理。FPGA在实际电路中的相应配置方法, 围绕工程项目完成了雷达杂波抑制电路的设计与调试。

**关键词** [雷达](#) [杂波抑制](#) [现场可编程门阵列](#)

分类号

**DOI:**

对应的英文版文章: [2007-4-084](#)

通讯作者:

作者个人主页: [李雅萍<sup>1,2</sup>](#); [朱乃立<sup>2</sup>](#); [孟红文<sup>3</sup>](#); [任宏伟<sup>4</sup>](#)

### 扩展功能

本文信息

▶ [Supporting info](#)

▶ [PDF \(269KB\)](#)

▶ [\[HTML全文\] \(0KB\)](#)

▶ [参考文献\[PDF\]](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [加入我的书架](#)

▶ [加入引用管理器](#)

▶ [引用本文](#)

▶ [Email Alert](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 包含“雷达”的 相关文章](#)

▶ 本文作者相关文章

· [李雅萍](#)

· [朱乃立](#)

· [孟红文](#)

· [任宏伟](#)