



科研产出

- | 获奖 >
- | 论文 >
- | 专著 >
- | 专利 >

专利

您当前的位置: 首页 > 科研成果 > 科研产出 > 专利

一种基于FPGA的3*3均值滤波算法的实现方法

专利类别:	发明
申请号:	201110044808.6
专利号:	ZL201110044808.6
申请日期:	2011-2-25
第一发明人:	杜利利
专利授权日期:	2014-4-2

