



林竞力

性别：男

职称：副教授

学历：研究生

联系电话：18908006121

办公地点：6A324

传真：

学院：电气与电子信息学院

学位：工学博士

毕业院校：电子科技大学

电子邮箱：jl.lin@qq.com

通讯地址：西华大学电气与电子信息学院

个人简介

工学博士，博士后，硕士生导师。主要从事信号处理方向研究，发表SCI、EI论文检索多篇。工程应用中擅长FPGA、数字电路等硬件开发。

工作经历

2011.8至2012.7 电子科技大学/四川九洲电器集团有限责任公司 博士后 2009.7至今 西华大学 教师 2003.3至2003.12 中兴通讯 工程师 1999.7至2000.9 双新集团 工程师

教育经历

2012.8至2013.7 美国印第安纳大学 智能交通系统 访问学者 2004.3至2009.6 电子科技大学 信号与信息处理 博士 2000.9至2003.3 电子科技大学 测试计量技术及仪器 硕士 1995.9至1999.6 四川工业学院 应用电子技术 学士

研究方向

通信与信息系统
信号处理
自动控制
智能交通系统

学术成果

专利：

- 发明专利：
一种适用于导频通信系统的LDPC码信息位替换方法，201410058510.4
实用新型：
1. 一种保鲜器，201420074226.1
2. 分布式电池组监控系统，201420106113.5
3. 一种交互式心脏起搏系统，201521098112.1
4. 一种汽车驾驶设施自动调整装置，201521100265.5
5. 全自动呼吸自适应医用雾化器，201620021385.4
6. 一种推挽式注射泵，201521071265.7

部分论文：

- [1] Jingli Lin, Longjiang Jing, Weile Zhu, Jijun Zheng. Improved Low-Density Parity-Check Codes Based on Single Parity-Check Block and their Performance Analysis on the Binary Erasure Channel. The Chinese Journal of Electronics, 2008, 17(4): 733-737 (SCI检索号：000260570400030, EI Compendex检索号：084611694241)
- [2] Yong Huang, Jingli Lin, and Mohaned Giess. High Accuracy Time Delay Measurements for Band-Pass Signals. IEEE Transactions on Instrumentation and Measurement, 2013, 62(11): 2998-3004 (SCI检索号：000325820200015)
- [3] Longjiang Jing, Jingli Lin, Weile Zhu. Design of Quasi-Cyclic Low-Density Parity Check Codes with Large Girth[J]. ERTI Journal, 2007, 29(3): 381-389. (SCI检索号：178JH, , EI Compendex检索号：072510657719)
- [4] Jingli Lin, Peng Shi, Gongjun Yan, Jun Wang and Yong Huang, "A Graphical Model and Search Algorithm Based Quasi-Cyclic Low-Density Parity-Check Codes Scheme," International Journal of Innovative Computing, Information and Control (IJICIC), Vol. 9, No. 4, 2013, pp. 1-11.(EI Compendex检索号：20132116355615)
- [5] 林竞力, 杨伟明, 严功军, Danda B. Rawat, 王邦吉, "基于COPULA模型实现的车辆碰撞协同预警," 计算机应用研究, Vol. 29, No. 10, 2012, pp. 3761-3764. (CSCD: 4646466)
- [6] 林竞力, 敬龙江, 朱维乐, 郑济均, 成先涛. 一种增加纵向校验的LDPC码方法及其性能研究. 系统工程与电子技术, 2008, 30(1): 167-170 (EI Compendex检索号: 081111147077)
- [7] 林竞力, 敬龙江, 陈涛, 朱维乐. CDTTB标准中LDPC码的编码结构设计. 电子科技大学学报, 2009, 38(3): 341-344 (EI Compendex检索号: 094512433034)
- [8] Jingli Lin, HUANG Yong, ZHANG Yi, Gongjun Yan. The SP Algorithm Decoding of Convolutional Codes. 2010 International Conference on Communication, Circuits and Systems, 2010, Vol.1: 135-138. (EI Compendex检索号: 104613394106)

[9] Jingli Lin, Longjiang Jing, Weile Zhu, Chen Yang. Enhanced Low-Density Parity-Check Codes Based on Sum-check Blocks. 2006 International Conference on Communication, Circuits and Systems, 2006, Vol.2: 735-738 (EI Compendex检索号 : 081011131781)

[10] Jingli Lin, Longjiang Jing, Weile Zhu, Jijun Zheng. Efficient Encoding of Low-Density Parity-Check Codes in Chinese Digital Terrestrial Television Broadcasting Standard. 2007 International Conference on Communication, Circuits and Systems, 2007, Vol.1: 14-18 (ISTP检索号 : BGT96)

[11] Jingli Lin, Longjiang Jing, Weile Zhu, Jijun Zheng. Another Derivation Process of Belief Propagation Algorithm. 2007 International Conference on Communication, Circuits and Systems, 2007, Vol.1: 34-36 (ISTP检索号 : BGT96)

[12]林竞力,孙翌,陈睿松,朱维乐.中国数字地面电视标准中LDPC码的半并行译码结构设计. 计算机应用研究, 2009, 26(5): 1792-1796 (CSCD)

教学工作

开设课程：

研究生课程：数字信号处理，现代数字系统设计

本科课程：单片机原理及应用，EDA技术，信息论与编码，专业英语

荣誉奖励

2010.03：西华大学电气信息学院青年教师讲课比赛 三等奖

2012.03：西华大学电气信息学院青年教师讲课比赛 优胜奖

社会兼职