

系统工程与电子技术

Systems Engineering and Electronics

[首页](#) | [期刊介绍](#) | [编委会](#) | [投稿指南](#) | [会议信息](#) | [期刊订阅](#) | [联系我们](#)

Journal of Systems Engineering and Electronics » 2010, Vol. 32 » Issue (12): 2628-2631 DOI: 10.3969/j.issn.1001-506X.2010.12.28

[军用系统分析](#)

[最新目录](#) | [下期目录](#) | [过刊浏览](#) | [高级检索](#)

[« 前一篇](#) | [后一篇 »](#)

基于FPGA的战术数据链中继传输复接技术

杨保平^{1, 2}, 陈永光^{1, 2}, 陈军³, 徐忠富³

- 1. 装备指挥技术学院, 北京 101416; 2. 军械工程学院, 河北 石家庄 050003;
- 3. 中国人民解放军63880部队, 河南 洛阳 471003

Research on FPGA-based data multiplexing technology for TDLs relay transmission

YANG Bao-ping^{1, 2}, CHEN Yong-guang^{1, 2}, CHEN Jun³, XU Zhong-fu³

- 1. The Academy of Equipment Command & Technology, Beijing 101416, China;
- 2. Ordnance Engineering Coll., Shijiazhuang 050003, China;
- 3. Unit 63880 of the PLA, Luoyang 471003, China

[摘要](#)

[图/表](#)

[参考文献](#)

[相关文章 \(8\)](#)



版权所有 © 北京航天情报与信息研究所《系统工程与电子技术》编辑部 2009

通讯地址: 北京市西城区142信箱32分箱《系统工程与电子技术》编辑部(100854)

电 话: (010)68388406、68386015 E-mail: xtgcydzjs@126.com(中文版)/jseeoffice@126.com(英文版)

本系统由北京玛格泰克科技发展有限公司设计开发 技术支持: support@magtech.com.cn

京ICP备11035014号