

导师信息

姓名：黄友文

性别：男

学位/职称：博士/副教授

出生年月：1982年7月

学科专业：081001通信与信息系统

联系电话：13576784836

讲授课程：

本科生课程：PLD数字系统设计、嵌入式系统、DSP处理器原理与应用；

研究生课程：现代通信原理。

研究方向：视频压缩编码、SOC设计技术、嵌入式系统

出版著作及代表性论文：

- [1] An efficient hardware implementation for deblocking filter of AVS decoder. CICC-ITOE, 2011:335-338. (EI待检索)
- [2] AVS 解码器帧内预测模块硬件优化设计. 小型微型计算机系统, 2010, 31(1) : 183~185. (核心期刊).
- [3] AVS解码器流水线控制机制的一种改进设计. 计算机应用, 2009, 29(11): 3135~3138. (核心期刊).
- [4] AVS运动补偿模块一种优化设计. 电视技术, 2009, 33(12):32~34, 63. (核心期刊).
- [5] AVS 反扫描、反量化和反变换模块的一种优化设计. 计算机工程与应用, 2008, 44(19):93~95. (核心期刊).

主持参与课题及经费：

正在承担课题

- [1] AVS高清解码芯片设计关键技术研究。项目号：GJJ10156。江西省教育厅科技项目。2010.1月至2011.12月，经费1万，主持。
- [2] 复杂网络环境下动态身份认证协议研究。项目号：2010GZC0083。江西省自然科学基金计划项目。2011.1月至

2013.12月, 经费1万, 第二负责人。

[3] AVS去块效应滤波器优化设计, 2010年江西理工大学校级课题, 2010.7月至2011.7月, 经费0.1万, 主持。

[4] AVS视频解码芯片设计中的关键技术研究, 2009博士启动基金项目, 经费5万, 主持。

已结题课题

[1] AVS帧内预测IP核优化设计, 2009年江西理工大学校级课题, 2009.7月至2010.7月, 主持。

[2] AVS可变长解码软件模块设计, 2008年横向课题, 日立中国研究院, 2008.3月至2009.3月, 参与。

[3] MPEG2视频解码芯片前端设计, 2007年横向课题, 昆泰集成电路(上海)有限公司, 2006.8月至2007.9月, 主持。