



标新立异 一丝不苟
奋力拼搏 亲自动手

首页 所况简介 机构设置 科研成果 人才队伍 研究生教育 党建与文化 交流合作 科学传播 信息公开

科研产出

- | 获奖 >
- | 论文 >
- | 专著 >
- | 专利 >

专利

您当前的位置: 首页 > 科研成果 > 科研产出 > 专利

低噪声CMOS集成参考电压产生电路

专利类别:	发明
申请号:	201210228115.7
专利号:	ZL201210228115.7
申请日期:	2012-6-20
第一发明人:	孙泉 乔东海 齐敏 汤亮
专利授权日期:	2015-10-7



官方微信

