



## 师资队伍

### 师资概况

[首页](#) > > [师资队伍](#) > > [师资概况](#) > > 正文

### 梁峰

发布日期: 2017-03-02 浏览次数: 9204次

[师资概况](#)

[杰出人才](#)

[博导信息](#)

### 重要教学科研基地

[国家集成电路人才培...](#)

[VLSI设计实验室](#)

[真空微电子研究所](#)

[半导体能源转换器件...](#)

[微电子学实验室](#)



姓名 梁峰

职称 副教授，博士生导师

邮箱 fengliang@xjtu.edu.cn

个人主页 <http://gr.xjtu.edu.cn/web/fengliang>

### 1. 个人简介

梁峰，副教授，博士生导师。1998年，毕业于郑州大学，获工学学士学位；2001年、2008年于西安交通大学分别获工学硕士学位和工学博士学位；2012年，赴美国德州农工大学访问交流。

### 2. 研究领域或方向

超大规模集成电路设计；片上系统（SoC）与专用集成电路技术研究；超大规模集成电路测试与可测性设计。包括：嵌入式CPU设计、嵌入式DSP处理器设计、高速视频图像编解码电路设计、人工智能算法的集成电路实现、超大规模集成电路测试与可测性设计等。

### 3. 正在或曾经承担的科研项目

- 主持国家自然科学基金面上项目“一种低功耗高压压缩率测试图形生成方法的实现与应用研究”；
- 主持国家自然科学基金青年基金项目“基于NoC的同构多核SoC并发在线测试研究”；
- 主持横向项目“基于深度学习的目标跟踪系统的研发”；
- 参加国家重大科学仪器设备开发专项项目“复杂工况下运动姿态视频测量与动态特性分析仪”；
- 参加核高基国家重大专项核心器件项目“视觉信息处理芯片”；
- 参与航天部771所合作项目“32位嵌入式浮点RISC微处理器”；
- 参与校科技基金项目“多核同构CPU研发”；
- 参与西安市科委项目“无线电电波钟接收芯片设计”；
- 参与总后勤部建工研究所项目“有源射频电子标签专用芯片设计与研制”；
- 参与横向项目“嵌入式ADC”。

### 4. 获奖情况

- 2010年陕西省科学技术奖（三等），第三完成人；
- 西安交通大学第十二届优秀教材奖（二等），第三作者；
- 西安交通大学第十届优秀教材奖（二等），第三作者；
- 中国第六届研究生电子设计竞赛团体优胜奖，指导教师。

### 5. 论文及专著

部分论文：

- Feng Liang, Luwen Zhang, Shaochong Lei, Guohe Zhang and etc.. Test Patterns of Multiple SIC Vectors: Theory and Application in BIST Schemes[J]. IEEE Transactions on Very Large Scale Integration (VLSI) Systems (SCI: 115GX).
- Liang Feng, Lei SC, Shao ZB. A single input change test pattern generator for sequential circuits[J]. Ieice Transactions on Electronics, 2008, E91C (8): 1365-1370 (SCI:336WE).
- Feng Liang, Luwen Zhang, Shaochong Lei. A test pattern generation method with high compression ratio[J], IEICE Electronics Express, 2011, 8(21):1842-1847 (SCI: 851DI).
- 梁峰, 邵志标, 梁晋. Radix-16 Booth流水线乘法器的设计[J]. 西安交通大学学报, 2006, 40(10):1111-1114+1133 (EI: 065010304959).
- 梁峰, 邵志标, 孙海珺. 43位浮点流水线乘法器的设计[J]. 电子器件, 2006, 29(4):1094-1096+1102 (EI: 070410389139).
- 梁峰, 邵志标, 雷绍充, 孙海珺, 刘小勇. 高速流水线浮点乘法器的设计研究[J]. 电子科技大学学报, 2007, 36(5):1139-1142.
- Liang Feng, Liang J, Shao Z, et al. A Hybrid Multiplier Architecture Using Partially Redundant Booth Algorithm[C]. Proceeding of 2007 International Workshop on Electron Devices and Semiconductor Technology, Tsinghua University, China: IEEE, 2007: 202-205 (EI: 083111407989, ISTEP: BGW69).
- 雷绍充, 梁峰. 运用赋值相异生成高效率测试图形. 西安交通大学学报, 2007, 41(2), 195-199. (EI收录: 071510544855)
- 孙海珺, 梁峰, 邵志标, 赵宁, 许琪. 嵌入式单精度扩展浮点RISC微处理器的设计[J]. 微电子学与计算机, 2004, 21(6), 45-48.
- Zhang Guohe, Wang Bo, Liang Feng, Shao Zhibiao. A low-kickback-noise and low-voltage latched comparator for high-speed folding and interpolating ADC[J]. IEICE ELECTRONICS EXPRESS, 2008, 5(22): 943- 948 (SCI: 416EO)
- 雷绍充, 邵志标, 梁峰. 生成确定性测试图形的内建自测试方法[J]. 西安交通大学学报, 2005, 39(8), 880-884. (E收录: 2005369347383)
- 雷绍充, 邵志标, 梁峰. 一种新颖的乘法器核内建自测试设计方法[J]. 西安电子科技大学学报, 2006, 33(5), 819-823. (E收录: 20065010304639)
- 康潇亮, 雷绍充, 梁峰. 67×67位乘法器的改进四阶Booth算法实现[J]. 电子器件, 2007, 30(4):1427-1431
- 雷绍充, 邵志标, 梁峰. 低功耗测试序列生成电路的建模及分析[J]. 微电子学与计算机, 2005, 22(8), 65-68.

出版教材:

- 雷绍充, 梁峰, 张鸿, 张国和. SoC测试. 西安交通大学出版社. 2012.1, ISBN: 9787560537951,
- 雷绍充, 邵志标, 梁峰. VLSI测试方法学和可测性设计. 电子工业出版社, 2005, ISBN: 7121003791
- 雷绍充, 邵志标, 梁峰. 超大规模集成电路测试. 电子工业出版社, 2008, ISBN: 978-7-121-06307-7

## 6. 指导硕博研究生和本科生情况

博士研究生招生方向:

- 1) 31集成电路设计与方法学研究
- 2) 43集成化芯片系统设计与基础研究

硕士研究生招生:

- 1) 微电子学与固体电子学专业研究生
- 2) 集成电路工程专业学位研究生
- 3) 集成电路人才培养基地“软件工程(集成电路方向)”工程硕士

授课:

- 1) 《超大规模集成电路设计》, 微电子学与固体电子学专业研究生课程, 开课时间: 秋季; 学时: 60
- 2) 《Verilog HDL硬件描述语言》, 微电子科学与工程专业本科课程, 开课时间: 春季; 学时: 48
- 3) 《SoC Verification》, 英语授课, 微电子学与固体电子学专业研究生课程, 开课时间: 春季; 学时: 40

## 7. 联系方式

邮箱: fengliang@xjtu.edu.cn

上一条: [成绍鵠](#)  
下一条: [李尊朝](#)

[【关闭】](#)

---

版权所有: 微电子学院 设计与制作: [西安交通大学网络信息中心](#)

访问统计: 00763802 次

地址: 陕西省西安市咸宁西路28号 邮编: 710049