



博学而笃志 切问而近思

站内搜索: [搜索](#)

陆伟成

系别: 微电子研究院

职称: 副教授

职务:

办公 微电子楼383室

室:

电话: +86-(21)-51355200 Ext.

874

E-mail: luk@fudan.edu.cn

mail:

主页: <http://sme.fudan.edu.cn/faculty/personweb/luweicheng/index-en.htm>

教育背景

香港中文大学电子系 本科学生

香港中文大学计算机科学与工程学系 硕士研究生

香港中文大学计算机科学与工程学系 博士研究生

比利时鲁汶大学 (Katholieke Universiteit Leuven) 博士后

研究方向

集成电路设计自动化、可制造性设计算法、集成电路时序优化

课程教学

学术兼职

科研项目

论文著作

- Proceedings of the 45th Design Automation Conference, USA, Timing Yield Driven Clock Skew Scheduling Considering non-Gaussian Distributions of Critical Path Delays, , 223-226

2. Proceeding of 9th International Symposium on Quality Electronic Design, USA,
Characterizing Intra-die Spatial Correlation Using Spectral Density Method, , ,
718-723

3. in Proceedings of 7th International Conference on ASIC, DME-Based Clock Routing
in the Presence of Obstacles, , , 1225-1228

4. in Proceeding of the 12th Asia and South Pacific Design Automation Conference,
Robust Analog Circuit Sizing Using Ellipsoid Method and Affine Arithmetic, , , 203-
208

获奖情况

[返回](#)