



### 教授

- 师资概况
- 两院院士
- 千人计划
- 长江学者
- 国家杰青
- 教授
- 副教授
- 讲师及其他
- 人才招聘

您现在的位置: 首页 > 师资队伍 > 教授

### 邹雪城

更新时间: 2013-03-20 作者: 该文章已被浏览942次

1985年毕业于华中理工大学固体电子学系, 获得工学学士学位;

1988年于华中理工大学获得半导体器件与微电子技术专业工学硕士学位;

1995年在华中理工大学获得工学博士学位, 专业为微电子学与固体电子学;

1993年任华中理工大学固体电子学系副教授;

1996年6月赴香港城市大学电子工程学系从事博士后研究工作, 1998年6月返校任职;

现任华中科技大学光学与电子信息学院教授、博士生导师, 学院教授委员会主任、超大规模集成电路与系统研究中心主任, 校学位评定委员会委员, 国家集成电路人才培养(武汉)基地主任, 武汉集成电路设计工程技术研究中心主任, 武汉集成电路产业基地首席专家, IEEE会员, MRS会员, 中国电子学会半导体与集成技术分会委员, 武汉市人民政府科技咨询专家委员会委员, 湖北省青年科协副主席, 国家自然科学基金“导体集成化芯片系统基础研究”重大研究计划指导专家组成员, 国家集成电路人才培养专家指导委员会委员, 国家教学指导委员会电子科学与技术专业分委员会委员。

一直从事电子信息工程与微电子技术方面的研究工作, 以项目负责人身份承担了国家自然科学基金、国家“863”计划项目、国防研究基金、国家攻关、国防电子预先研究重点项目、教育部骨干青年教师基金、企业技术开发项目等共20余项科学研究与开发项目。

在国内外重要学术期刊和学术会议上发表论文近300篇, 申请发明专利10项, 获部级科研成果奖2项。在大规模集成电路研究与设计、集成微纳电子器件与系统等方面具有丰富的经验。

现主要从事超大规模集成电路的研究与设计、微电子与微光子学以及集成微纳电子器件与系统等方面的教学、研究与开发工作。

#### 科研/课题

[1] 《安全静态随机存储器(SRAM)的研究与设计》, 国家自然科学基金 2008~2010, 项目负责人

[2] 《面向数据密度计算的超高性能低功耗多核处理器的研究与实现》, 湖北省自然科学基金重点项目, 2008年~2010年, 项目负责人

[3] 《超大规模SOC设计方法及CAD技术研究》, 国家高新技术研究发展(863)计划资助项目, 2005年结题, 项目负责人

[4] 《基于校园网络的IC课程设计平台课的研究》, 湖北省教学改革项目, 2004~2006, 项目负责人

[5]《基于项目管理的二年制工学硕士生的培养模式与实践》，校研究生教学改革项目，2006~2008，项目负责人[6]《电子科学与技术专业师生互动式实践教学综合管理平台的探索与实践》，校教改项目，2008~2010，项目负责人。

[7]《低成本、低功耗、高安全性无线传感器网络节点芯片设计》，国家高新技术研究发展（863）计划资助项目，在研项目，第二项目负责人

[8]《DVD/VCD/CD伺服控制芯片的研发》，湖北省科技攻关计划项目，2005年结题，项目负责人

研究方向： 超大规模集成电路

- 电话/电子邮箱： 027-87611245-8502 / estxczou@gmail.com