

# 数字逻辑与系统

侯建军 北京交通大学

当前位置: [首页](#) >> [视频专区](#) >> [工程与科学技术](#) >> [数字逻辑与系统](#)

视频专区

[j\\_n 线路1](#) [j\\_n 线路2](#) [j\\_n 线路3](#)

如果播放不够流畅, 您可以切换线路。

## 课程简介

数字逻辑与系统课程经过与相关课程负责人研讨, 确定知识模块为数字逻辑基础, 数字集成电路外部特性, 小规模组合、时序集成电路, 中规模组合、时序集成电路, 大规模和超大规模集成电路和可编程逻辑器件(新), VHDL(新), A/D与D/A转化电路, 数字系统设计(新)等。教材中将经典内容与新技术内容有机结合, 对比解决同一问题的经典方法与现代方法, 培养学生不同途径分析问题、解决问题的综合素质能力。为此, 在教学体系和教学内容上提出了两个淡化、三个注意 ...

主讲教师:

本讲教师:

课程学校: [北京交通大学](#)

所属学科: 工程与科学技术

获奖年份:

[查看更多课程资源](#)

## 视频列表

|                                    |  |                                      |  |   |                                     |
|------------------------------------|--|--------------------------------------|--|---|-------------------------------------|
| <a href="#">[第01讲]<br/>数字国际系统</a>  | <a href="#">[第02讲]<br/>电子设计自动化</a>     | <a href="#">[第03讲]<br/>二进制的表示及运算</a> | <a href="#">[第04讲]<br/>逻辑代书基础</a>      | <a href="#">[第05讲]<br/>逻辑代数的运算公式和规则</a> | <a href="#">[第06讲]<br/>逻辑函数的简化</a>  |
| <a href="#">[第07讲]<br/>图形法化简函数</a> | <a href="#">[第08讲]<br/>与非门工作原理</a>     | <a href="#">[第09讲]<br/>标准与非门的改进型</a> | <a href="#">[第10讲]<br/>非门与或非门, 异或门</a> | <a href="#">[第11讲]<br/>NNIOS逻辑门电路</a>   | <a href="#">[第12讲]<br/>CMOS门电路</a>  |
| <a href="#">[第13讲]<br/>组合逻辑电路</a>  | <a href="#">[第14讲]<br/>组合电路中的竞争与冒险</a> | <a href="#">[第15讲]<br/>VHDL的基本组成</a> | <a href="#">[第16讲]<br/>复合数据类型</a>      | <a href="#">[第17讲]<br/>激活进程的方式</a>      | <a href="#">[第18讲]<br/>半减器端口的顺序</a> |
| <a href="#">[第19讲]<br/>编码器的应用</a>  | <a href="#">[第20讲]<br/>数字显示译码器</a>     | <a href="#">[第21讲]<br/>加法器</a>       | <a href="#">[第22讲]<br/>VHDL描述</a>      | <a href="#">[第23讲]<br/>主从JK触发器</a>      | <a href="#">[第24讲]<br/>触发器的应用</a>   |
| <a href="#">[第25讲]</a>             | <a href="#">[第26讲]</a>                 | <a href="#">[第27讲]</a>               | <a href="#">[第28讲]</a>                 | <a href="#">[第29讲]</a>                  | <a href="#">[第30讲]</a>              |

|                         |                   |                  |                    |                  |                  |
|-------------------------|-------------------|------------------|--------------------|------------------|------------------|
| 同步时序电路的分析               | 设计举例              | 状态化简             | 时序集成模块的GB/T        | 计数器74163         | 计数器74169         |
| [第31讲]<br>寄存器           | [第32讲]<br>扭环形计数器  | [第33讲]<br>波形发生器  | [第34讲]<br>PLD的性能特点 | [第35讲]<br>多次编程器件 | [第36讲]<br>编程逻辑阵列 |
| [第37讲]<br>D/A转换器和A/D转换器 | [第38讲]<br>脉冲产生与整形 | [第40讲]<br>施密特触发器 | [第41讲]<br>集成定时器    |                  |                  |

## 讨论区

[更多...](#)

**张庆辉**

发表于 2011-09-14 23:33

讲得太好了，谢谢老师

[回复](#) [引用](#)

**网友**

发表于 2011-08-29 22:33

思路很清晰，说的不是很快，听起来很舒服。

[回复](#) [引用](#)

**翟雄玲**

发表于 2011-08-22 17:45

讲得很好。谢谢了~~~

[回复](#) [引用](#)

发表评论（请遵守国家法律法规及网上道德）

验证码  [刷新](#)  匿名

[发表评论](#)

请注册登录后再发表言论，发表前请参阅以下要求：

- 尊重网上道德，遵守《全国人大常委会关于维护互联网安全的决定》及中华人民共和国其他各项有关法律法规
- 承担一切因您的行为而直接或间接导致的民事或刑事责任
- 国家精品课程资源网管理人员有权保留或删除其管辖评论及留言中的任意内容
- 您在国家精品课程资源网评论及留言板发表的作品，国家精品课程资源网有权在网站内转载或引用
- 参与本评论或留言即表明您已经阅读并接受上述条款
- 举报邮箱：jingpinke@pub.hep.cn

[关于精品课程](#) | [关于网站](#) | [联系方式](#) | [网站地图](#) | [帮助中心](#)

指导单位：教育部高等教育司

主办单位：国家精品课程资源中心

技术支持：清华大学 华中科技大学 高等教育出版社