

行业资讯

协会公告

协会动态

行业新闻

关于举办HAPS原型验证技术研讨会的通知

更新时间：2024-10-08 15:17:28

在芯片设计中，软件越来越复杂。为加速芯片上市时间，需要确保软件在芯片回片前得到充分的验证，这就需要一个高效的软件验证平台。而基于FPGA的HAPS原型验证平台，以其独特的高性能和灵活性，成为业界芯片验证流程中的重要一环。



为了深入了解和推广HAPS原型验证技术，以便为广大芯片设计企业带来验证效率的高速提升，杭州国家“芯火”平台与浙江省半导体行业协会携手新思（Synopsys）将于10月18日下午在海创基地举办“HAPS原型验证技术研讨会”。通过深入交流、思想碰撞，探索HAPS原型验证技术在芯片验证领域的最新应用与未来趋势，为摸索出一条更加有效的芯片验证方法贡献力量。

一、活动目的

汇聚行业专家、学者和企业代表，共同探讨 HAPS（High Performance ASIC prototyping System）原型验证技术的最新进展和应用前景。

- 促进技术交流与合作，推动 HAPS 技术的发展和创新。
- 展示相关研究成果和应用案例，为行业发展提供参考和借鉴。

二、时间与地点

时间：2024年10月18日下午14:00-17:00，将于13:30开始签到

地点：浙江省杭州市滨江区六和路368号海创基地北楼1楼逸通套

三、参与人员

Synopsys解决方案专家、学者，对原型验证前沿技术感兴趣的企业工程师等。

专家介绍



David Zhou

新思科技应用工程师

Topic: High Efficiency Prototyping Solution with HAPS



Yujie Fan

新思科技应用工程师

Topic: RISC-V CPU and SOC verification solution on HAPS



Sean Gao

新思科技应用工程师

Topic: MIPI Solution Demo on HAPS

四、议程安排

时间	活动内容
14:00-14:05	致欢迎词
14:05-15:00	高效能原型验证平台 HAPS 介绍
15:00-15:30	茶歇
15:30-15:50	Imperas 加速 Risc-V 指令集收敛
15:50-16:05	高性能计算原型验证方案探讨
16:05-16:20	智能驾驶原型验证方案探讨
16:20-16:35	大容量储存原型验证方案探讨
16:35-16:50	智能终端原型验证方案探讨
16:50-17:00	现场互动
17:00-17:05	总结致辞

五、报名方式

请于2024年10月17日前扫描以下二维码或者点击左下放“阅读原文”进行报名，现场50个名额，欢迎大家报名参加~



报名通道

六、组织单位

主办单位

杭州国家集成电路设计产业化基地有限公司

新思软件科技（上海）有限公司

协办单位

浙江省半导体行业协会

杭州国家集成电路设计企业孵化器有限公司

浙江省杭州滨江集成电路设计与测试产业创新服务综合体

返回列表

友情链接

中华人民共和国工业和信息化部
浙江省经济和信息化厅
杭州国家集成电路设计产业化基地
中国半导体行业协会
上海市集成电路行业协会

苏州市集成电路行业协会
南京市集成电路行业协会
杭州东部软件园
江苏省半导体行业协会
合肥市半导体行业协会

扫码关注浙江省半导体行业协会公众号



入会申请

联系方式