



- 网站
- 首页
- 学院
- 概况
- 学科
- 专业
- 师资
- 队伍
- 党建
- 工作
- 招生
- 就业
- 学生
- 工作
- 人才
- 培养
- 科学
- 研究
- 校友
- 风采
- 实验
- 预约



您当前所在位置：

首页

学院新闻

通知公告

- 我院新闻
- 通知公告
- 学术动态

请输入关键字

微电子学院集成电路测试与容错设计方向教师招聘信息

发布时间：2023-09-25

发布人：解光军

【学科方向简介】

微电子学院集成电路测试与容错设计方向研究领域包括宇航电子、汽车电子等安全关键领域，设计高可靠长寿命的芯片。近五年承担的科研任务包括国家自然科学基金重大科研仪器研制项目、国家自然科学基金重点项目、国家自然科学基金面上项目、安徽省重点研发项目。该学科方向的学术成果发表在高水平学术期刊IEEE Transactions on Computers、IEEE Transactions on Circuits and Systems I、IEEE Transactions on Nuclear Science、IEEE Transactions on Very Large Scale Integration Systems。

【研究方向】

- 超大规模集成电路测试
- 集成电路容错设计
- 硬件安全
- 嵌入式系统综合与测试

【研究特色】

- 研制纳米集成电路边缘缺陷测试分析系统，实现对纳米尺度FinFET 工艺的精确参数提取和可靠性测试，为高端芯片的设计提供支持。此外，利用该测试系统加深对高端芯片中的边缘缺陷问题的理解。同时填补国际上FinFET 工艺下边缘缺陷测试分析仪器领域的空白。
- 研究容忍工艺、电压、温度、老化波动的单粒子加固单元，基于单粒子多点翻转过滤单元，构建多级互联反馈的电路拓扑结构，基于多模冗余机制，过滤单粒子多点翻转，有效容忍共模故障。

【招聘需求】

需求：具有电子科学与技术、计算机科学与技术相关的博士学位，研究方向为集成电路测试、容错设计、硬件安全；在国际相关知名期刊有代表性论文发表，作为项目负责人或骨干承担过基础研究或应用基础研究类型的科研项目。

- 上一篇
- 下一篇

快速导航

- 网站首页
- 学院概况
- 学科专业
- 师资队伍
- 党建工作
- 学生工作
- 人事管理
- 教学教研
- 科学研究
- 财务管理
- 研究生培养
- 资产管理
- 出国出境
- 工大主页

0551-62919106

地址：合肥市丹霞路485号翡翠湖校区翡翠科教楼十七楼