



科研产出

- [论文](#) >
- [专利](#) >
- [专著](#) >

当前位置 > [首页](#) > [科研工作](#) > [科研产出](#) > [专利](#)

专利名称:	一种降低LVDS驱动器输出驱动模块的输入负载的电路结构
专利类别:	发明专利
申请号:	201310114204.3
申请日期:	2013-04-03
专利号:	201310114204.3
第一发明人:	赵建中;卜山;刘海南;黑勇;周玉梅
实施情况:	授权
专利证书号:	201310114204.3
其它备注:	感知中心

