



当前位置: 工大首页>>工大新闻

第4577号

信息学院“模块化综合电子系统设计实验箱”被评为全国高等学校电子技术研究会实验教学效果一等奖

近日, 在青岛召开的全国高等学校电子技术研究会实验教学效果展示会上, 信息学院贾立新副教授负责研发的“模块化综合电子系统设计实验箱”被评为一等奖。

这是在我校浙江省电工电子实验教学示范中心建设中, 依靠自身的力量研制开发基于SoC单片机的综合电子系统设计实验平台---“综合电子系统设计实验箱”。该实验箱采用模块化设计, 由MCU、键盘显示、FPGA、高速A/D、高速D/A、大容量SRAM、CAN现场总线接口、有源滤波、信号产生、信号放大等十多种不同功能的模块组成。模块可升级、可重构、尺寸规范化。学生在实验中可以根据需要, 自行选择合适的模块, 自行解决系统的资源分配、总线驱动和译码控制等核心工作, 完成多种典型综合电子系统设计和验证。该实验箱适用于电子信息类学生开展电子技术综合提高型实验、电子设计竞赛赛前训练、课外科技创新、毕业设计等实践性环节。

综合电子系统设计实验箱通过验收后已在我校电工电子实验教学示范中心投入使用, 有效解决了缺乏综合性实验平台的问题, 有力促进了创新人才培养。此外, 该实验箱也为国内清华大学电工电子实验中心、大连理工大学电工电子实验中心、绍兴文理学院、湖州师范学院等近十所高校采用。

相关链接:
相关下载:

来源: 信息学院 戴光麟
点击: 1122
时间: 2010-08-12