

研究队伍

- ▶ 院士专家
- ▶ 千人计划
- ▶ 杰出青年
- ▶ 百人计划
- ▶ 研究员
- ▶ 副研究员

现在位置: 首页 > 研究队伍 > 专家人才

姓名:	梁利平	性别:	男	✘
职务:		职称:	研究员	
学历:	博士	通讯地址:	北京市朝阳区北土城西路3号	
电话:	010-82995567	邮政编码:	100029	
传真:		电子邮件:	liangliping@ime.ac.cn	

简历:

学习经历

1. 1986.9 ~ 1990.7 湖南大学应用物理系 半导体物理与器件专业 本科
2. 1990.9 ~ 1994.4 陕西微电子学研究所 计算机器件与设备专业 硕士
3. 1996.3 ~ 1999.7 中国科学院声学研究所 声学 博士

工作经历

历任巨龙通信公司北京研究院北京EDA中心主任、中科院声学所研究员、美国Atelic System Inc.公司集成电路设计高级工程师。2003年7月回国后在清华大学信息技术研究院工作,在此期间曾兼西安华迅微电子有限公司副总裁成功主持研发国内首款GPS芯片组的基带芯片。2007年11月调入中国科学院微电子研究所任研究员,负责中科院项目百人计划项目“可扩展和可重构的高性能嵌入式多核DSP”。2009年6月被聘为博士生导师。现任嵌入式与多核DSP实验室主任。

中国电子学会和中国计算机学会高级会员。ISCIT2007, ISCIT2008, ISCIT2009专题会议(International Symposium on Communications and Information Technologies)技术组委员会委员

研究领域:

高性能数字信号处理器/微处理器和高速混合信号集成电路设计技术

社会任职:

获奖及荣誉:

1. “高性能GPS芯片组”, 陕西省信息产业厅2006年度电子信息产品科技成果特等奖。

代表论著:

1. 一种基于SystemC的片上网络建模与仿真方法. 微电子与计算机(已录用, 2010年第3期)
2. 一种适用于多核DSP片外扩展的网络接口的设计. 微电子学与计算机(已录用, 2010年第4期)
3. “Analysis and Design of a Continuous-Time Sigma-Delta Modulator with 20MHz Signal Bandwidth, 53.6dB Dynamic Range and 51.4dB SNDR”, Fourth IEEE International Symposium on Electronic Design, Test and Applications DELTA 2008, pp.79-84, Jan.2008, HongKong.
4. “An All-Digital Delay-Locked Loop Using a New LPF State Machine”, International Symposium on Communications and Information Technologies 2006(ISCIT2006), Oct.2006, Bangkok.
5. “An All Digital CMOS Serial Link Transceiver with 3x Over-sampling Based Data Recovery”, The 2006 International Workshop on System-on-Chip(IWSOC 2006), Dec.2006, Cario.
6. “A New Solution to Implement Multi-Full-Scan-Chain Test with JTAG”, Proceedings of 8th International Conference on Solid-state and Integrated Circuit Technology, Oct.2006, Shanghai.
7. “A New Level Shifter with Low Power in Multi-Voltage System”, Proceedings of 8th International Conference on Solid-state and Integrated

承担科研项目情况：

1. 可扩展和可重构的高性能嵌入式DSP（2008~2011），中科院“项目百人计划”项目和重要方向性项目 项目负责人
2. 数字电视国标传输信道解码芯片，清华大学校级重点项目（2007年），电路设计和物理实现小组负责人。
3. 高性能GPS芯片组，西安华迅微电子有限公司自主攻关项目（2006年），数字基带芯片的开发负责人。
4. IP关键技术研究（课题编号H020120150220），北京市科委“国家集成电路设计北京产业化基地关键技术研究”项目，清华大学承担其子课题“可参数化配置的PCI-Bridge IP核”，该子课题负责人。
5. 低成本低功耗的单片数字电话基带处理器芯片AT3018，Atelic System Inc.公司（2003），基带数字部分DSP处理器设计负责人
6. 高性能DSP处理器AT4051，Atelic System Inc.公司（2002），DSP处理器可综合设计负责人
7. AT4051仿真板，Atelic System Inc.公司（2001），项目整体负责人



中国科学院微电子研究所版权所有 邮编：100029

单位地址：北京市朝阳区北土城西路3号，电子邮件：webadmin@ime.ac.cn