

系统工程与电子技术

Systems Engineering and Electronics

[首页](#) | [期刊介绍](#) | [编委会](#) | [投稿指南](#) | [会议信息](#) | [期刊订阅](#) | [联系我们](#)

Journal of Systems Engineering and Electronics » 2011, Vol. 33 » Issue (6): 1425-1428 DOI: 10.3969/j.issn.1001-506X.2011.06.44

[软件、算法与仿真](#)

[最新目录](#) | [下期目录](#) | [过刊浏览](#) | [高级检索](#)

[« 前一篇](#) | [后一篇 »](#)

基于SVM的模拟测试生成的改进算法

龙婷, 王厚军, 龙兵

电子科技大学自动化工程学院, 四川 成都 610054

Improved analogue test generation algorithm based on SVM

LONG Ting, WANG Hou-jun, LONG Bing

Automation Engineering College, University of Electronic Science and Technology, Chengdu 610054, China

[摘要](#)

[图/表](#)

[参考文献](#)

[相关文章 \(15\)](#)



版权所有 © 北京航天情报与信息研究所《系统工程与电子技术》编辑部 2009

通讯地址: 北京市西城区142信箱32分箱《系统工程与电子技术》编辑部(100854)

电话: (010)68388406、68386015 E-mail: xtgcydzjs@126.com(中文版)/jseeoffice@126.com(英文版)

本系统由北京玛格泰克科技发展有限公司设计开发 技术支持: support@magtech.com.cn

京ICP备11035014号