

回旋加速器的D电路

@谢羲\$中国科学院原子能研究所

收稿日期 修回日期 网络版发布日期:

摘要 系统地阐述回旋加速器D电路的理论基础与实验方法,建议测定D电路各电容、及D电路与高频机配接的方法,并比较理论计算与实验数据。

关键词

分类号

Abstract

Key words

DOI

通讯作者

扩展功能

本文信息

- ▶ [Supporting info](#)
- ▶ [\[PDF全文\]\(478KB\)](#)
- ▶ [\[HTML全文\]\(0KB\)](#)
- ▶ [参考文献](#)

服务与反馈

- ▶ [把本文推荐给朋友](#)
- ▶ [文章反馈](#)
- ▶ [浏览反馈信息](#)

相关信息

- ▶ [本刊中 无 相关文章](#)
- ▶ [本文作者相关文章](#)