

采用半导体探测器的低本底 α 计数器

@万兆勇 @郑金美 @刘轶千

收稿日期 修回日期 网络版发布日期:

摘要 本文叙述了低本底 α 计数器的结构、调试和性能。该计数器包括三个金硅面垒型半导体探测器(直径为16毫米)和相应的电子学线路,能够同时测量三个样品。它们对 ^{239}Pu 源的效率在30%以上(4π 源的活性区直径为7毫米,源到探测器的距离为2—3毫米),平均本底计数率小于2计数/24小时。

关键词

分类号

扩展功能

本文信息

▶ [Supporting info](#)

▶ [\[PDF全文\]\(407KB\)](#)

▶ [\[HTML全文\]\(0KB\)](#)

▶ [参考文献](#)

服务与反馈

▶ [把本文推荐给朋友](#)

▶ [文章反馈](#)

▶ [浏览反馈信息](#)

相关信息

▶ [本刊中 无 相关文章](#)

▶ [本文作者相关文章](#)

Abstract

Key words

DOI

通讯作者