

戴澜



戴澜，男，博士，教授，微电子系主任。

先后主持过国家自然科学基金项目、北京市自然科学基金项目，参与国家“九五”攻关项目、国防科工委项目，国家自然科学基金项目等十余项国家级、省部级项目；目前已发表电子设计相关论文50余篇，其中被SCI、EI收录20多篇。

2013年被进入北方工业大学青年拔尖人才计划和北京市青年拔尖人才培育计划。

研究方向为大规模集成电路设计。

个人简历

2008年获中国科学院微电子所博士学位，专业为微电子学与固体电子学。

教授课程

测试信号处理技术

数字集成电路设计

集成电路可测试性设计

主要研究领域和方向

- 1.数模/模数转换器设计
- 2.电源管理芯片设计
- 3.系统级电路设计

近五年的荣誉成果

2013年北方工业大学青年拔尖人才计划

2013年北京市青年拔尖人才培养计划

近年来主要科研项目

近年来出版的主要教材与专著

在研主要项目

国家自然科学基金项目“高速流水线模数转换器（PADC）精度提高新技术研究（编号：61001052）

北京市自然科学基金项目“电流舵型数模转换器电流源单元失配自补偿技术研究（编号：4123096）

国内外学术活动
